

KOREAN PATENT ABSTRACTS (KR)

Document Code: A

(11) Publication No.: 1019990056759 (43) Publication Date: 19990715

(21) Application No.: 1019970076770 (22) Application Date: 19971229

(51) IPC Code:

H01J 9/14

(71) Applicant(s):

Hyundai Electronics Industries Co., Ltd.

(72) Inventor(s):

Young-Woo, CHO

(54) Title of Invention:

PLASMA DISPLAY PANEL

(57) Abstract:

The present invention relates to a plasma display panel, especially, to a plasma display panel enhanced the discharging efficiency by changing the shape of the transparent electrode. In the formation of the sustain electrode comprised of transparent electrode and bus electrode on the whole surface of the substrate according to the present invention, the transparent electrode of which is disposed in the discharging cell area has a right-angled triangle shape, further the two transparent electrodes faced each other are disposed in parallel.

【인용예1】

특 1999-0056759

(19) 대한민국특허청(KR)
 (12) 공개특허공보(A)

(5) Int. Cl. ⁹ H01J 9/14	(11) 공개번호 특 1999-0056759 (43) 공개일자 1999년 07월 15일
(21) 출원번호 10-1997-0076770	
(22) 출원일자 1997년 12월 29일	
(7) 출원인 현대전자산업 주식회사 김명환 경기도 이천시 부발읍 아미리 산 196-1 조용우	
(23) 발명자 서울특별시 은평구 불광1동 264-15 천안주택 비동 202호 최홍순	
(74) 대리인	
(9) 출판주소 플라즈마 디스플레이 패널	

요약

본 발명은 플라즈마 디스플레이 패널에 관한 것으로, 보다 상세하게는, 투명전극의 형태를 변경하여 방전 효율을 향상시킨 플라즈마 디스플레이 패널에 관한 것이다. 본 발명은 전면기판 상에 투명전극 및 배스전극으로 이루어진 방전유저전극을 형성하고, 투명전극은 방전층 내에 배치되는 보울을 각각 신기형의 형태로 형성하도록 형성하고, 아울러, 대수하는 두 개의 투명전극들간에는 그들의 대수면이 평행하게 마주보도록 형성한다.

0포도

54

554

도면의 간략한 설명

도 1은 종래의 교류형 플라즈마 디스플레이 패널을 설명하기 위한 단면도,
 도 2는 종래 교류형 플라즈마 디스플레이 패널의 방전유저전극이 형성된 전면기판을 도시한 평면도,
 도 3은 종래 교류형 플라즈마 디스플레이의 개략적인 구성도로서, 전극 및 격벽의 배치를 도시한 평면도,
 도 4는 본 발명에 따른 플라즈마 디스플레이 패널의 개략적인 구성도로서, 투명전극, 배스전극 및 격벽의 배치를 도시한 평면도.

(도면의 주요부분에 대한 부호의 설명)

20 : 투명전극 21 : 배스전극

22 : 격벽

도면의 상세한 설명

발명의 특징

발명이 속하는 기술 및 그 분야의 종래기술

본 발명은 플라즈마 디스플레이 패널에 관한 것으로, 보다 상세하게는, 투명전극의 형태를 변경하여 방전 효율을 향상시킨 플라즈마 디스플레이 패널에 관한 것이다.

평판 디스플레이 장치의 하나인 플라즈마 디스플레이 패널(Plasma Display Panel : 이하, PDP)은 가스방전을 이용하는 디스플레이 장치로서, 비교적 얇은 두께로 제작할 수 있기 때문에 전자총을 사용하는 블라인드 디스플레이 장치에 비해 두께 및 무게를 억제하여 감소시킬 수 있으며, 아울러, 대화면의 디스플레이 장치를 제작할 수 있는 잇점 때문에 차세대 디스플레이 장치로써 부각되고 있다.

도 1은 종래 기술에 따른 교류형 PDP를 도시한 도면으로서, 독립적인 공정을 통해 제작된 한 쌍의 유리 기판, 즉, 배면 및 전면기판(1, 6)이, 도시된 바와 같이, 그들 상에 각각 형성된 전극들인 배치면이 마주보도록 형성되어 있다. 여기서, 배면기판(1) 상에는 데이터가 전송되는 다수개의 마트리스전극들(2)과, 이를 통해 정보를 전송하는 제 1 유전체층(3)이 형성되어, 이드리스전극들(2) 사이의 제 1 유전체층(3) 상에는 상기 마트리스전극들(2)과 평행하게 독립적인 방전공간을 형성하고 아울러, 인접된 방전부들간의 크로스트루크(CrossTalk)를 억제시키는 격벽들(Barrier Rib : 4)이 형성되고, 격벽들 사이에는 레드(Red),

DESI AVAILABLE CO., LTD.